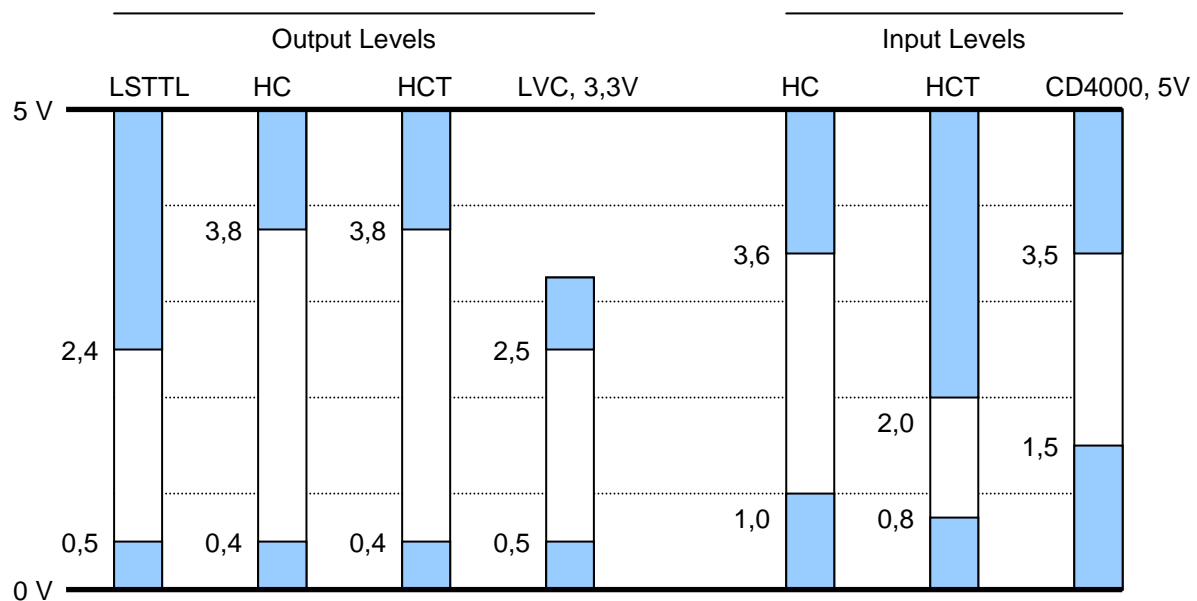


Logikpegel, Pegelanpassung

Ein- und Ausgangspegel von verschiedenen Logikfamilien



Kern, 11-2006

Beispiel: Pegelanpassungen zwischen 3,3 V-Mikrocontroller und Peripherie

Einige 3,3 V-Mikrocontroller-Bausteine geben vor, "5V-tolerant" zu sein. Für die Praxis sollten trotzdem Massnahmen zur Pegelanpassung zwischen dem Mikrocontroller und dessen Peripherie getroffen werden:

3,3 V-Ausgang (uController) nach 5V-Peripherie : anpassen mit HCT-Baustein (z.B. 74 HCT 14)

oder zur Not: Open Drain-Ausgang (siehe uC-Konfig.) mit Pullup-Widerstand nach 5V.

5V-Peripherie nach 3,3 V-Eingang :

anpassen mit Widerstandspannungsteiler (z.B. 5k6, 10k)
